



Adiunkt w grupie pracowników badawczych, Wydział Elektrotechniki, Elektroniki, Informatyki i Automatyki, Katedra Mikroelektroniki i Technik Informatycznych Politechniki Łódzkiej

Politechnika Łódzka jest jedną z najlepszych uczelni technicznych w Polsce. Posiada ponad 80-letnią tradycję i doświadczenie w kształceniu kadr i prowadzeniu badań naukowych. Jest atrakcyjnym partnerem dla biznesu. Współpracuje z największymi firmami w kraju i za granicą. Prowadzi badania naukowe na europejskim poziomie, tworzy nowe technologie i patenty przy współpracy z najlepszymi ośrodkami naukowymi na całym świecie. Jednym z filarów zarządzania Politechniką Łódzką jest równe traktowanie pracowników niezależnie od ich płci, wieku, rasy czy innych cech demograficzno-społecznych. W 2016 roku PŁ jako pierwsza Uczelnia techniczna w Polsce otrzymała logo HR EXCELLENCE IN RESEARCH, potwierdzające, że Uczelnia stosuje zasady „Europejskiej Karty Naukowca” i „Kodeksu postępowania przy rekrutacji pracowników naukowych”.

1. Wymagania stawiane kandydatowi:

- co najmniej stopień doktora w dziedzinie nauk technicznych w dyscyplinie informatyka techniczna i telekomunikacja;
- udokumentowane doświadczenie w pracach badawczych w obszarze systemów sterowania, zabezpieczeń i akwizycji, ze szczególnym uwzględnieniem systemów dla wielkich infrastruktur badawczych wykorzystujących nadprzewodzące akceleratory liniowe;
- dorobek naukowy udokumentowany min. 2 publikacjami w czasopismach umieszczonych w „Wykazie czasopism naukowych i recenzowanych materiałów z konferencji międzynarodowych” publikowanym przez Ministra Nauki i Szkolnictwa Wyższego, dominujące w dziedzinie techniki akceleratorowej i sterowania systemami LLRF;
- znajomość wybranych technik badawczych, takich jak: projektowanie i programowanie systemów wbudowanych sterujących zasilaczami wysokiego napięcia oraz innymi podsystemami sterowania nadprzewodzących akceleratorów liniowych; testowanie i walidacja algorytmów regulacji; projektowanie integracja oprogramowania z systemami LLRF oraz RFPI w warstwie systemowej oraz w środowisku EPICS; analiza danych pomiarowych i walidacja zgodności technicznej; wdrażanie i utrzymanie oprogramowania w środowisku przemysłowym oraz środowisku dużych infrastruktur badawczych; tworzenie repozytoriów kodu (Git), CI/CD, testów jednostkowych, przygotowanie dokumentacji użytkowej i serwisowej; monitorowanie pracy systemu po wdrożeniu (data logging, fault diagnostics).
- uczestnictwo w konferencjach krajowych oraz międzynarodowych;
- znajomość języka angielskiego na poziomie nie niższym niż B2;
- umiejętność pracy w międzynarodowym zespole naukowym;
- umiejętność samodzielnego podejmowania decyzji;
- otwartość na nowe koncepcje, łatwość przyswajania wiedzy;

Dodatkowymi atutami będzie:

- znajomość obsługi systemów sterowania LLRF nadprzewodzących akceleratorów liniowych;
- doświadczenie w pracy z oprogramowaniem do budowy oraz programowania układów reprogramowalnych FPGA (Xilinx, Lattice, etc.);
- doświadczenie w planowaniu i prowadzeniu eksperymentów naukowych w zakresie rozwoju, budowania oraz testowania oprogramowania na platformy SoM (System on Module);

2. Warunki pracy:

- pełen etat;
- zatrudnienie na czas określony, na okres 10 miesięcy, z możliwością późniejszego przedłużenia zatrudnienia;
- termin rozpoczęcia pracy: 01.01.2026 r.

3. Opis przewidywanego zakresu zadań i obowiązków:

- prowadzenie prac badawczych związanych z opracowaniem, implementacją i wdrożeniem oprogramowania na wszystkich poziomach dla projektowanego zasilacza wysokiego napięcia dla projektu PIP-II, w szczególności:
 - opracowanie specyfikacji struktury i komponentów oprogramowania na podstawie dostarczonych wymagań,
 - opracowanie oprogramowania na poziomie systemowym do komunikacji i zarządzania warstwą sprzętową,



Politechnika Łódzka

- opracowanie oprogramowania na poziomie systemu sterowania (control system) w środowisku EPICS wraz z panelami operatorskimi,
- opracowanie dokumentacji technicznej,
- dokumentacja kodu źródłowego,
- tworzenie i prowadzenie repozytoriów do wersjonowania projektowanego oprogramowania,
- opracowanie i przeprowadzenie testów oprogramowania,
- integracja, testowanie i ewaluacja oprogramowania w środowisku testowym,
- integracja oprogramowania z infrastrukturą docelową,
- Opracowanie dokumentacji testów FAT / SAT / IQ / OQ.
- Analiza zgodności z normami bezpieczeństwa,
- Walidacja oprogramowania i konfiguracji pod względem niezawodności i powtarzalności
- przygotowywanie publikacji naukowych zgodnie z wymogami docelowych czasopism naukowych;
- wyjazdy zagraniczne związane z realizacją projektów i prac badawczych oraz uczestnictwo w konferencjach międzynarodowych.

4. Wykaz wymaganych dokumentów:

- 1) Podanie o zatrudnienie do JM Rektora PŁ;
- 2) CV z danymi kontaktowymi, uwzględniające dotychczasowe osiągnięcia naukowe;
- 3) Kwestionariusz osobowy dla osoby ubiegającej się o zatrudnienie w Politechnice Łódzkiej, stanowiący załącznik nr 1.1 do „POLITYKI OTM-R – OTWARTY PRZEJRZYSTY MERYTORYCZNY PROCES REKRUTACJI”;
- 4) Klauzula o ochronie danych osobowych, stanowiąca załącznik nr 1.2 do „POLITYKI OTM-R – OTWARTY PRZEJRZYSTY MERYTORYCZNY PROCES REKRUTACJI”;
- 5) Zgoda na przetwarzanie danych osobowych, stanowiąca załącznik nr 1.3 do „POLITYKI OTM-R – OTWARTY PRZEJRZYSTY MERYTORYCZNY PROCES REKRUTACJI”;
- 6) odpisy/kopie dyplomów;
- 7) inne dokumenty potwierdzające posiadane kwalifikacje.

5. Miejsce, forma i termin składania dokumentów:

Dokumenty należy:

- przesłać drogą elektroniczną na adres mailowy: w2k22@adm.p.lodz.pl, w tytule maila dopisując „Konkurs adiunkt” (wszystkie wymagane dokumenty/załączniki należy przesłać w formie plików PDF, łączna wielkość załączanych plików nie powinna przekroczyć 10 MB) lub
- przesłać pocztą tradycyjną na adres:
Politechnika Łódzka, Katedra Mikroelektroniki i Technik Informatycznych,
ul. Wólczańska 221, 93-005 Łódź, lub
- złożyć osobiście pod wskazanym adresem

do dnia 01.12.2025 r. do godziny 15:00, z dopiskiem na kopercie „Konkurs adiunkt”.

Kandydaci/tki, spełniający wymogi formalne oraz wymagania projektu, mogą zostać zaproszeni na rozmowę kwalifikacyjną. Informacje dotyczące ewentualnej rozmowy kwalifikacyjnej zostaną przesłane Kandydatom/kom pocztą elektroniczną.

6. Dane osoby do kontaktu:

W sprawach związanych z konkursem należy kontaktować się z sekretariatem Katedry Mikroelektroniki i Technik Informatycznych: tel. 42 631 27 27, 42 631 26 28, e-mail: w2k22@adm.p.lodz.pl
Dodatkowych informacji na temat konkursu udziela mgr Marta Błaszczuk.

7. Przewidywany termin rozstrzygnięcia konkursu: 05.12.2025 r.



8. Opis jednostki zatrudniającej

Katedra Mikroelektroniki i Technik Informatycznych Politechniki Łódzkiej prowadzi działalność naukową i dydaktyczną w dziedzinie nauk inżynieryjno-technicznych, w ramach dwóch dyscyplin naukowych: automatyki, elektroniki, elektrotechniki i technologii kosmicznych oraz informatyki technicznej i telekomunikacji. W Katedrze prowadzone są prace naukowe, badawcze i rozwojowe w zakresie różnych dziedzin elektroniki i informatyki. Podejmowane działania koncentrują się w szczególności na: projektowaniu i modelowaniu układów scalonych, syntezie HDL nowoczesnych układów ASIC-VLSI, projektowaniu i modelowaniu nowoczesnych przyrządów mocy i układów Smart Power, symulacji termicznej i elektrotermicznej przyrządów półprzewodnikowych mocy i obwodów VLSI i innych, termografii w podczerwieni, projektowaniu układów reprogramowalnych FPGA i CPLD, sieciach neuronowych, projektowaniu systemów mikro-elektro-mechanicznych (MEMS) z wykorzystaniem języka VHDL-AMS, elektronice mocy, projektowaniu zaawansowanych serwisów WWW, bazach danych, projektowaniu aplikacji dla urządzeń mobilnych, przetwarzaniu obrazów medycznych, zastosowaniu informatyki w medycynie.



**KWESTIONARIUSZ OSOBOWY DLA OSOBY UBIEGAJĄCEJ SIĘ
O ZATRUDNIENIE W POLITECHNICE ŁÓDZKIEJ**

1. Imię (imiona) i nazwisko
2. Data urodzenia
3. Dane kontaktowe
4. Wykształcenie (gdy jest ono niezbędne do wykonywania pracy określonego rodzaju lub na określonym stanowisku)

(nazwa szkoły i rok jej ukończenia)

.....

(zawód, specjalność, stopień naukowy, tytuł zawodowy, tytuł naukowy)

5. Kwalifikacje zawodowe (gdy są one niezbędne do wykonywania pracy określonego rodzaju lub na określonym stanowisku)

(kursy, studia podyplomowe lub inne formy uzupełnienia wiedzy lub umiejętności)

6. Przebieg dotychczasowego zatrudnienia (gdy jest ono niezbędne do wykonywania pracy określonego rodzaju lub na określonym stanowisku)

(okresy zatrudnienia u kolejnych pracodawców oraz zajmowane stanowiska pracy)

7. Dodatkowe dane osobowe, jeżeli prawo lub obowiązek ich podania wynika z przepisów szczególnych

.....
(miejscowość i data)

.....
(podpis osoby ubiegającej się o zatrudnienie)



Klauzula informacyjna dla kandydatów do pracy

1. Administratorem Państwa danych przetwarzanych w ramach procesu rekrutacji jest Politechnika Łódzka (adres: 90-924 Łódź, ul. Żeromskiego 116, tel: 42 631-29-29), reprezentowana przez JM Rektora jako pracodawca.
 2. Na Politechnice Łódzkiej mogą się Państwo kontaktować z inspektorem ochrony danych osobowych pod adresem: iod@adm.p.lodz.pl, tel. 42 631 20 39.
 3. Państwa dane osobowe w zakresie wskazanym w przepisach prawa pracy będą przetwarzane w celu przeprowadzenia obecnego postępowania rekrutacyjnego (art. 6 ust. 1 lit. b RODO), natomiast inne dane, w tym dane do kontaktu, na podstawie zgody (art. 6 ust. 1 lit. a RODO), która może zostać odwołana w dowolnym czasie.
 4. Politechnika Łódzka będzie przetwarzała Państwa dane osobowe, także w kolejnych naborach pracowników, jeżeli wyrażą Państwo na to zgodę (art. 6 ust. 1 lit. a RODO), która może zostać odwołana w dowolnym czasie.
 5. Jeżeli w dokumentach zawarte są dane, o których mowa w art. 9 ust. 1 RODO konieczna będzie Państwa zgoda na ich przetwarzanie (art. 9 ust. 2 lit. a RODO), która może zostać odwołana w dowolnym czasie. (art. 22 Kodeksu pracy oraz §1 Rozporządzenia Ministra Rodziny, Pracy i Polityki Społecznej z dnia 10 grudnia 2018 r. w sprawie dokumentacji pracowniczej).
 6. Dane osobowe będą ujawniane osobom działającym z upoważnienia administratora i mającym dostęp do danych osobowych, przetwarzającym je wyłącznie na polecenie tego podmiotu, chyba że wymaga tego prawo Unii Europejskiej lub prawo państwa członkowskiego.
 7. Państwa dane zgromadzone w obecnym procesie rekrutacyjnym będą przechowywane do zakończenia procesu rekrutacji. W przypadku wyrażonej przez Państwa zgody na wykorzystywanie danych osobowych dla celów przyszłych rekrutacji, Państwa dane będą wykorzystywane do końca roku kalendarzowego, w którym zakończyło się postępowanie rekrutacyjne, na którą została złożona Państwa aplikacja.
 8. Mają Państwo prawo do:
 - a) prawo dostępu do swoich danych oraz otrzymania ich kopii
 - b) prawo do sprostowania (poprawiania) swoich danych osobowych;
 - c) prawo do ograniczenia przetwarzania danych osobowych;
 - d) prawo do usunięcia danych osobowych;
 - e) prawo do wniesienia skargi do Prezesa UODO (na adres Urzędu Ochrony Danych Osobowych, ul. Stawki 2, 00 - 193 Warszawa)
- Informacja o wymogu podania danych: Podanie przez Państwa danych osobowych w zakresie wynikającym z art. 22¹ Kodeksu pracy jest niezbędne, aby uczestniczyć w postępowaniu rekrutacyjnym. Podanie przez Państwa innych danych jest dobrowolne.

.....
(podpis osoby ubiegającej się o zatrudnienie)



Zgoda Kandydata na przetwarzanie danych osobowych (zgodnie z art. 7 RODO)

Wyrażam zgodę na przetwarzanie moich danych osobowych w celu i w zakresie niezbędnym do przeprowadzenia rekrutacji do pracy zgodnie z Rozporządzeniem Parlamentu Europejskiego i Rady (UE) 2016/679 z dnia 27 kwietnia 2016 r. w sprawie ochrony osób fizycznych w związku z przetwarzaniem danych osobowych i w sprawie swobodnego przepływu takich danych oraz uchylenia dyrektywy 95/46/WE (ogólne rozporządzenie o ochronie danych), publ. Dz. Urz. UE L Nr 119, s. 1. Zgoda ma charakter dobrowolny. Niewyrażenie zgody wiąże się z brakiem możliwości udziału w procesie rekrutacyjnym. Zgoda może być cofnięta w każdym momencie, jednak bez wpływu na zgodność z prawem przetwarzania danych osobowych, którego dokonano na podstawie zgody przed jej cofnięciem.

.....
(data i podpis kandydata)

* niepotrzebne skreślić