

INFORMACJA O KONKURSIE

Rektor Politechniki Warszawskiej ogłasza konkurs na stanowisko

ADIUNKTA (M/K)

w grupie pracowników badawczo-dydaktycznych, w dziedzinie nauk inżyniero-technicznych w dyscyplinie automatyka, elektronika, elektrotechnika i technologie kosmiczne w Zakładzie Metod Projektowania w Mikroelektronice w Instytucie Mikroelektroniki i Optoelektroniki na Wydziale Elektroniki i Technik Informacyjnych Politechniki Warszawskiej, która będzie stanowiła podstawowe miejsce pracy w rozumieniu ustawy - Prawo o szkolnictwie wyższym i nauce z dnia 20 lipca 2018 r. zwana dalej „ustawą”.

1. Od kandydatów/kandydatek wymagane jest:

- 1) ukończenie studiów wyższych i uzyskanie tytułu zawodowego magistra lub tytułu równorzędnego;
- 2) posiadanie stopnia naukowego doktora;
- 3) bardzo dobra znajomość języka angielskiego;
- 4) profil naukowy wiążący się ze specjalnością naukową Zakładu;
- 5) znajomość metodyki projektowania, symulacji i weryfikacji układów scalonych wielkiej skali integracji, w szczególności cyfrowych, analogowych i o sygnałach mieszanych, z uwzględnieniem projektowania na poziomie układowym, tranzystorowym oraz topografii układów scalonych, a także zagadnień związanych z komplementarnymi cyfrowymi układami bipolarnymi, technologiami półprzewodnikowymi oraz procesami technologicznymi stosowanymi w mikroelektronice;
- 6) znajomość zagadnień związanych z projektowaniem i analizą narzędzi EDA/CAD oraz przepływów projektowych układów scalonych, w tym syntezą logiczną, symulacją, weryfikacją, projektowaniem topografii, analizą czasową, weryfikacją DRC/LVS/PEX, ekstrakcją parametrów pasożytniczych, a także wykorzystaniem narzędzi FOSS EDA i otwartych zestawów projektowych PDK;
- 7) umiejętność prowadzenia prac badawczych, projektowych i dydaktycznych z zakresu mikroelektroniki, obejmujących projektowanie układów scalonych cyfrowych, analogowych i o sygnałach mieszanych, modelowanie, symulacje i pomiary przyrządów półprzewodnikowych, stosowanie metod numerycznych w analizie struktur półprzewodnikowych, przygotowywanie demonstratorów i struktur testowych oraz opracowywanie materiałów dydaktycznych i zadań projektowych z zakresu projektowania układów scalonych, narzędzi EDA/CAD i symulacji mikroelektronicznych;
- 8) doświadczenie w prowadzeniu zajęć dydaktycznych.

2. Osoba ubiegająca się o wymienione stanowisko powinna spełniać wymagania określone w ustawie Prawo o szkolnictwie wyższym i nauce oraz w § 118 -121 Statutu PW.

3. Kandydaci / kandydatki powinni złożyć następujące dokumenty:

- 1) podanie do prorektora ds. ogólnych;
- 2) życiorys;
- 3) kwestionariusz osobowy dla kandydata / kandydatki;
- 4) kopie dyplomu ukończenia studiów wyższych i uzyskanie tytułu zawodowego magistra lub tytułu równorzędnego;

- 5) odpis dyplomu doktorskiego;
- 6) wykaz dorobku naukowego, dydaktycznego i organizacyjnego;
- 7) inne dokumenty potwierdzające posiadanie dodatkowych kwalifikacji;
- 8) oświadczenie o uznaniu PW jako podstawowego miejsca pracy, w rozumieniu ustawy - Prawo o szkolnictwie wyższym i nauce;
- 9) oświadczenie o:
 - a) pełnej zdolności do czynności prawnej;
 - b) korzystaniu z pełni praw publicznych;
 - c) nieskazaniu prawomocnym wyrokiem za umyślne przestępstwo lub umyślne przestępstwo skarbowe;
 - d) nieukaraniu karą dyscyplinarną, o której mowa w art. 276 ust. 1 pkt 7 i 8 ustawy.

4. Wymienione dokumenty należy składać w terminie od dnia ogłoszenia konkursu 4.08.2026 r. do dnia 3.09.2026 r.

w Sekretariacie Dydaktycznym Instytutu Mikroelektroniki i Optoelektroniki, Gmach im. J. Groszkowskiego, 00-665 Warszawa, ul. Nowowiejska 15/19, pok. 159, tel. 22-234-5349.

5. Rozstrzygnięcie konkursu nastąpi w terminie do dnia 30.10.2026 r.

6. Politechnika Warszawska zastrzega sobie prawo do zamknięcia konkursu bez wyłonienia kandydata / kandydatki i bez podania przyczyny.

7. Niepoinformowanie kandydata / kandydatki o wynikach konkursu jest równoznaczne z odrzuceniem jego oferty.

8. Wygranie konkursu nie jest gwarancją zatrudnienia.

9. Bliższych informacji udziela: dr inż. Andrzej Wielgus (andrzej.wielgus@pw.edu.pl).

10. Osoba wyłonią w drodze konkursu do zatrudnienia, której zostaną powierzone zadania związane z działalnością objętą ochroną małoletnich, będzie zobowiązana do przedłożenia zaświadczenia o niekaralności z Krajowego Rejestru Karnego (KRK).

Z upoważnienia
Rektora Politechniki Warszawskiej
Prorektor ds. ogólnych

Informacja o przetwarzaniu danych osobowych kandydata / kandydatki do pracy
(wersja w jęz. polskim)

KLAUZULA INFORMACYJNA

Zgodnie z art. 13 Rozporządzenia Parlamentu Europejskiego i Rady (UE) 2016/679 z dnia 27 kwietnia 2016 r. w sprawie ochrony osób fizycznych w związku z przetwarzaniem danych osobowych i w sprawie swobodnego przepływu takich danych oraz uchylenia dyrektywy 95/46/WE (Dz. U. UE L 119/1 z dnia 4 maja 2016 r.), zwanym dalej „RODO”, Politechnika Warszawska informuje, że:

1. Administratorem Pani/Pana danych osobowych jest Politechnika Warszawska z siedzibą przy Pl. Politechniki 1, 00-661 Warszawa.
2. Administrator wyznaczył w swoim zakresie Inspektora Ochrony Danych (IOD) nadzorującego prawidłowość przetwarzania danych osobowych. Można skontaktować się z nim, za pośrednictwem adresu mailowego: iod@pw.edu.pl.
3. Administrator będzie przetwarzać Pani/Pana dane osobowe w zakresie danych zawartych w dokumentach konkursowych.
4. Pani/Pana dane osobowe przetwarzane będą przez Administratora w celu przeprowadzenia konkursu na stanowisko nauczyciela akademickiego – podstawą do przetwarzania Pani/Pana danych osobowych jest art. 6 ust. 1 lit. c RODO.
5. Politechnika Warszawska nie zamierza przekazywać Pani/Pana danych osobowych poza Europejski Obszar Gospodarczy.
6. Ma Pani/Pan prawo dostępu do treści swoich danych osobowych oraz prawo ich sprostowania, prawo żądania usunięcia, ograniczenia przetwarzania, prawo wniesienia sprzeciwu wobec przetwarzania danych osobowych. Ze względu na fakt, że przesłanką przetwarzania danych osobowych nie jest zgoda nie przysługuje Pani/Panu prawo do przenoszenia danych osobowych.
7. Pani/Pana dane osobowe nie będą udostępniane innym podmiotom (administratorom), za wyjątkiem podmiotów upoważnionych na podstawie przepisów prawa.
8. Dostęp do Pani/Pana danych osobowych mogą mieć podmioty (podmioty przetwarzające), którym Politechnika Warszawska zleca wykonanie czynności mogących wiązać się z przetwarzaniem danych osobowych.
9. Politechnika Warszawska nie wykorzystuje w stosunku do Pani/Pana zautomatyzowanego podejmowania decyzji, w tym nie wykonuje profilowania Pani/Pana.
10. Podanie przez Panią/Pana danych osobowych jest dobrowolne, jednakże ich niepodanie uniemożliwia Pani/Panu wzięcie udziału w konkursie na stanowisko nauczyciela akademickiego.
11. Pani/Pana dane osobowe przetwarzane będą przez okres nie dłuższy niż 3 miesiące od zakończenia konkursu na stanowisko nauczyciela akademickiego oraz przez okres niezbędny do zabezpieczenia ewentualnych roszczeń.
12. Ma Pani/Pan prawo do wniesienia skargi do organu nadzorczego - Prezesa Urzędu Ochrony Danych Osobowych, gdy uzna Pani/Pan, iż przetwarzanie Pani/Pana danych osobowych narusza przepisy RODO.

INFORMATION ON THE COMPETITION

Rector of the Warsaw University of Technology announces a competition for the position of

ASSISTANT PROFESSOR (M/F)

in the following employee groups: research and teaching, field of study engineering and technical sciences discipline automation, electronics, electrical engineering and space technologies in the Division of VLSI Engineering and Design Automation in the Institute of Microelectronics and Optoelectronics at the Faculty of Electronics and Information Technology at the Warsaw University of Technology, which shall be the primary place of employment as defined by the Act of 20 July 2018 - Law on Higher Education and Science hereinafter referred to as ‘the Law’.

1. Candidates are required:

- 1) to have completed higher education with a master’s degree or equivalent;
- 2) to have a PhD degree;
- 3) to have a very good command of English;
- 4) to have a scientific profile related to the specialization of the Division;
- 5) to have knowledge of the methodology of design, simulation and verification of very-large-scale integrated circuits, in particular digital, analog and mixed-signal circuits, including design at the circuit, transistor and integrated circuit layout levels, as well as issues related to complementary digital bipolar circuits, semiconductor technologies and technological processes used in microelectronics;
- 6) to have knowledge of issues related to the design and analysis of EDA/CAD tools and integrated circuit design flows, including logic synthesis, simulation, verification, layout design, timing analysis, DRC/LVS/PEX verification, parasitic parameter extraction, as well as the use of FOSS EDA tools and open Process Design Kits, PDKs;
- 7) to be able to conduct research, design and teaching activities in the field of microelectronics, including the design of digital, analog and mixed-signal integrated circuits, modelling, simulation and measurement of semiconductor devices, application of numerical methods in the analysis of semiconductor structures, preparation of demonstrators and test structures, as well as development of teaching materials and project assignments related to integrated circuit design, EDA/CAD tools and microelectronic simulations;
- 8) to have teaching experience.

2. The person applying for the post should satisfy the requirements set forth in the Law on Higher Education and Science and in § 118-121 of the Warsaw University of Technology Statute.

3. Candidates shall submit the following documents:

- 1) a letter of application to the Vice-Rector for General Affairs;
- 2) a CV;
- 3) candidate’s personal information form;
- 4) copy of the diploma of higher education confirming the obtained master’s degree or an equivalent degree;

- 5) a certified copy of the PhD diploma;
 - 6) a list of research, teaching and organizational output and achievements;
 - 7) other documents certifying additional qualifications;
 - 8) acknowledgement of WUT as a primary place of employment, as defined in the Act of Law on Higher Education and Science;
 - 9) a declaration on:
 - a) the full capacity to perform acts in law;
 - b) enjoying full civil rights;
 - c) not being convicted by a valid sentence for an intentional crime or an intentional tax offence;
 - d) no disciplinary penalty as defined in Article 276 section 1 items 7 and 8 of the Law on Higher Education and Science of 20 July 2018 being imposed on them.
4. The aforementioned documents shall be submitted from the day of competition announcement 4.08.2026 to 3.09.2026 at the Education Secretariat of the Institute of Microelectronics and Optoelectronics, J. Groszkowski Building, 00-665 Warsaw, Nowowiejska 15/19 street, office no. 159, phone (+48) 22-234-5349.
5. The competition shall be adjudicated until 30.10.2026.
6. The Warsaw University of Technology shall reserve the right not to conclude the competition without selecting the candidate and stating the reason.
7. Not informing the candidate about the competition results is equivalent to rejecting their application.
8. Winning the competition shall not guarantee employment.
9. More information is available at Andrzej Wielgus, Phd, Eng.
(andrzej.wielgus@pw.edu.pl).
10. A person chosen through a competition for employment, who will be entrusted with tasks consisting of activities regarding the protection of minors, will be required to submit a certificate of no criminal record from the National Criminal Register (KRK).

Pp.
Rector of the Warsaw University of Technology
Vice-Rector for General Affairs

GENERAL DATA PROTECTION REGULATION CLAUSE

Under Article 13 of the Regulation (EU) 2016/679 of the European Parliament and of the European Council of 27 April 2016 on the protection of natural persons concerning the processing of personal data and the free movement of such data and repealing Directive 95/46/EC (General Data Protection Regulation, Journal of Laws EU L 119/1 of 4 May 2016), hereinafter referred to as „GDPR”, the Warsaw University of Technology announces that:

1. The administrator of your personal data is the Warsaw University of Technology with its registered seat at pl. Politechniki 1, 00-661 Warsaw.
2. The Administrator has appointed the Inspector for Data Protection (IOD - Inspektor Ochrony Danych), who ensures that the data are processed lawfully, and can be contacted via email: iod@pw.edu.pl: iod@pw.edu.pl.
3. The Administrator shall process the personal data included in the documents related to the competition.
4. Your personal data shall be processed by the Administrator to run a competition for the position of academic teacher, in compliance with Article 6 section 1 point c) of GDPR.
5. The Warsaw University of Technology shall not transfer your data outside the European Economic Area.
6. You shall have the right to access your personal data, the right to request the correction or deletion of the data, the right to request a restriction to process your personal data, and object to processing your data. Since the data are not processed based on your consent, the right to data portability does not apply.
7. Your personal data shall not be disclosed to any other subjects (administrators) except for the subjects entitled, in compliance with generally applicable laws.
8. Subjects (processing subjects) commissioned by the Warsaw University of Technology to perform actions that may relate to personal data processing may have access to your personal data.
9. The Warsaw University of Technology shall not subject you to automated decision-making, including your profiling.
10. You shall provide your personal data voluntarily. Nevertheless, failure to do so renders it impossible to participate in a competition for the position of academic teacher.
11. Your personal data shall be processed within no longer than 3 months of closing the competition for the position of academic teacher and within a period indispensable to secure any possible claims.
12. If you think your data protection rights as specified in GDPR have been breached, you have the right to lodge a complaint to a supervising body – the Polish Data Protection Commissioner.